

Logarithmischer Detektor bis 2GHz mit Computer-Anschluß

Vom AATIS-Verein gibt es eine schöne kleine Platine um den AD8313 LogDetektor von Analog Devices :

http://www.aatis.de/BAUSATZ/AS633_Log_VHF_UHF-Detektor/as633_log_vhf_uhf-detektor.html

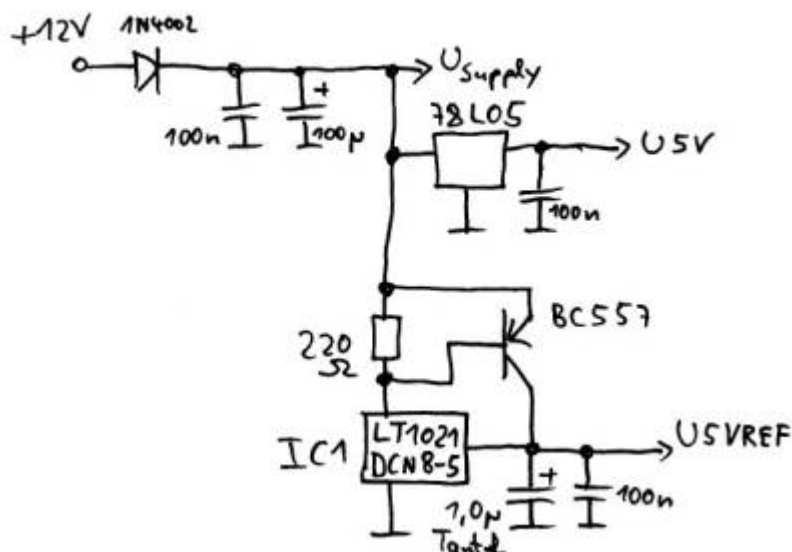
Am Ausgang steht damit ein Spannung an, alles was jetzt noch fehlt ist ein AD-Wandler und einen Microcontroller der das ganze noch ausliest und auf einer seriellen Schnittstelle ausgibt. Da das ganze auch zur Vermessung von Richtdiagrammen von Antennen dienen soll, habe ich noch ein paar Eingänge freigehalten mit denen der Drehwinkel eines Rotorsteuergerätes mit eingelesen werden kann.



Die folgenden Schaltungen sind nur „recycled“ aus meinen anderen Projekten.

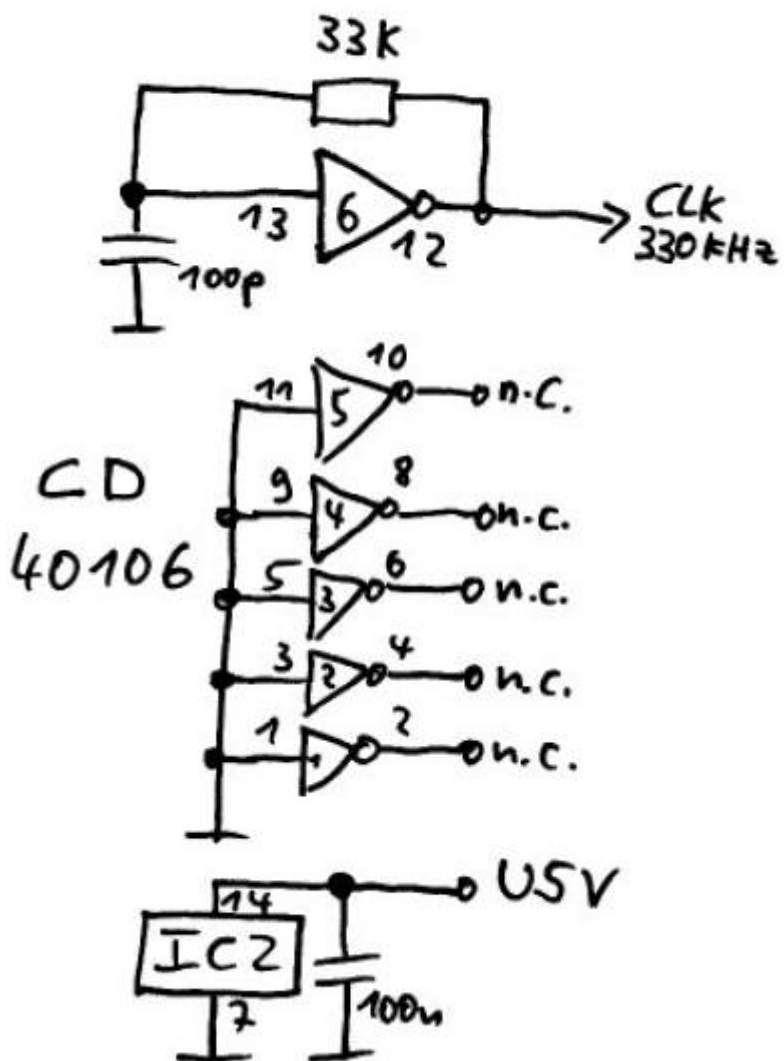
Zuerst die Verpol-Sichere Eingangsbeschaltung mit der die 5V für die Logik sowie die Präzisions-5V für den AD-Wandler und die AS633 Platine gewonnen werden:

Power Supply:

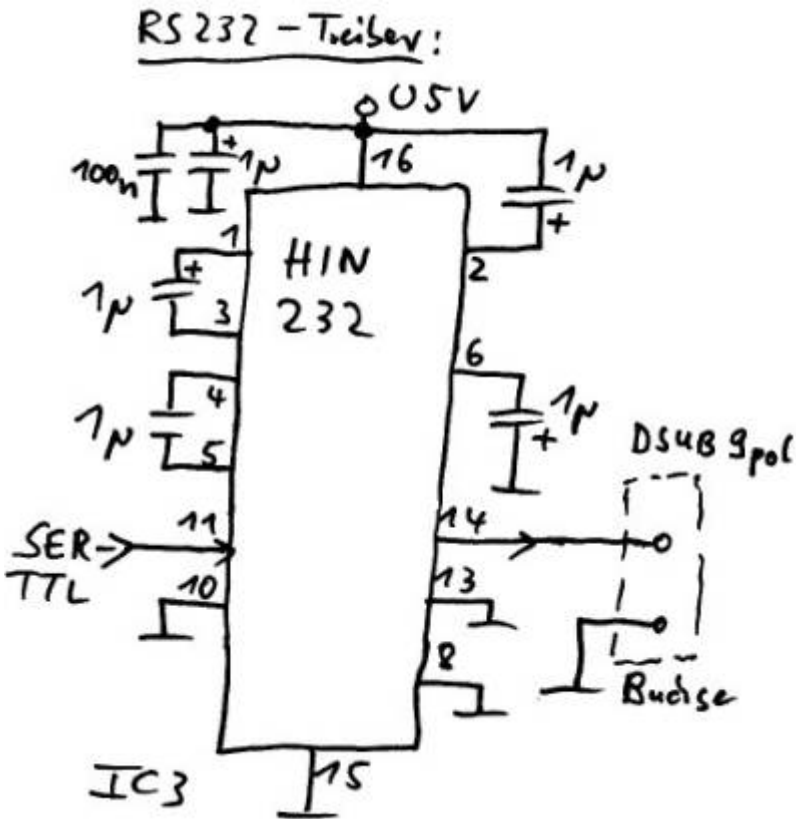


Der AD-Wandler benötigt einen Clock, hier nur schnell per Gatter realisiert :

Oscillator:

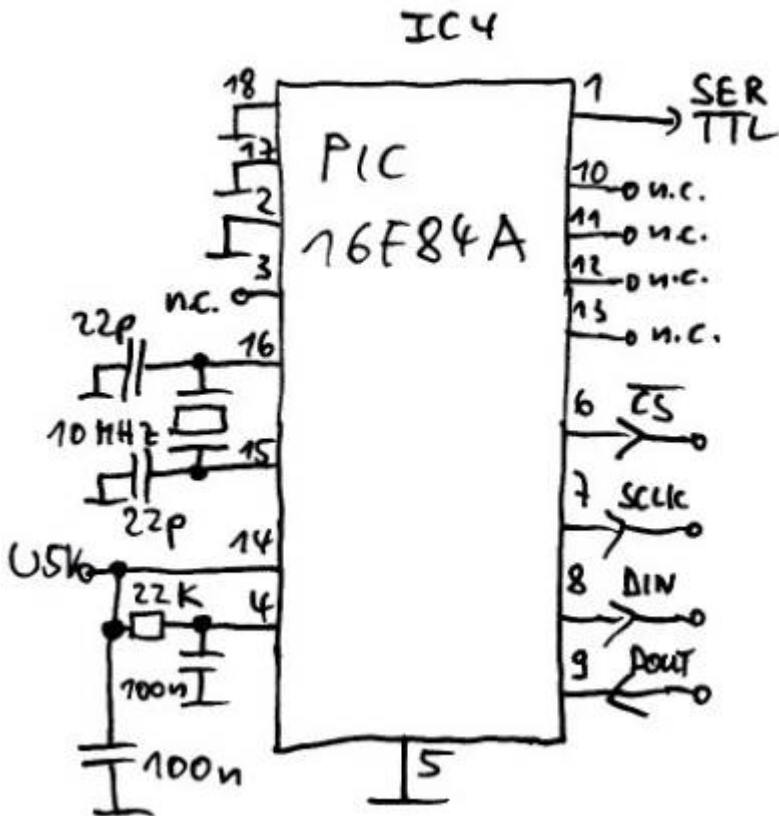


Serieller Treiber, damit über lange Leitungen ausgelesen werden kann :



PIC Controller mit 10MHz, Hex-File siehe LTC-Reader Projekt :

PIC-Controller:



12Bit AD-Wandler von Linear Technology. 8 Kanäle wie folgt aufgeteilt :

